

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

IN RE APPLICATION OF: Shinji OHTA, et al.

GAU:

SERIAL NO: New Application

EXAMINER:

FILED: Herewith

FOR: DISK DRIVE AND PRE-PIT DETECTION METHOD

REQUEST FOR PRIORITY

COMMISSIONER FOR PATENTS
ALEXANDRIA, VIRGINIA 22313

SIR:

☐ Full benefit of the filing date of U.S. Application Serial Number _____, filed _____, is claimed pursuant to the provisions of 35 U.S.C. §120.

☐ Full benefit of the filing date(s) of U.S. Provisional Application(s) is claimed pursuant to the provisions of 35 U.S.C. §119(e): Application No. _____ Date Filed _____

☒ Applicants claim any right to priority from any earlier filed applications to which they may be entitled pursuant to the provisions of 35 U.S.C. §119, as noted below.

In the matter of the above-identified application for patent, notice is hereby given that the applicants claim as priority:

COUNTRY
Japan

APPLICATION NUMBER
2002-297102

MONTH/DAY/YEAR
October 10, 2002

Certified copies of the corresponding Convention Application(s)

☒ are submitted herewith

☐ will be submitted prior to payment of the Final Fee

☐ were filed in prior application Serial No. _____ filed _____

☐ were submitted to the International Bureau in PCT Application Number _____

Receipt of the certified copies by the International Bureau in a timely manner under PCT Rule 17.1(a) has been acknowledged as evidenced by the attached PCT/IB/304.

☐ (A) Application Serial No.(s) were filed in prior application Serial No. _____ filed _____; and


☐ (B) Application Serial No.(s) _____

☐ are submitted herewith

☐ will be submitted prior to payment of the Final Fee

Respectfully Submitted,

OBLON, SPIVAK, McCLELLAND,
MAIER & NEUSTADT, P.C.



Bradley D. Lytle

Registration No. 40,073

C. Irvin McClelland
Registration Number 21,124

Customer Number

22850

Tel. (703) 413-3000
Fax. (703) 413-2220
(OSMMN 05/03)

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 2 年 1 0 月 1 0 日
Date of Application:

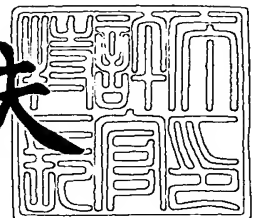
出 願 番 号 特 願 2 0 0 2 - 2 9 7 1 0 2
Application Number:
[ST. 10/C]: [J P 2 0 0 2 - 2 9 7 1 0 2]

出 願 人 ソニー株式会社
Applicant(s):

2 0 0 3 年 8 月 6 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



【書類名】 特許願

【整理番号】 0290657702

【提出日】 平成14年10月10日

【あて先】 特許庁長官殿

【国際特許分類】 G11B 7/00

【発明者】

 【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社
 内

 【氏名】 太田 伸二

【発明者】

 【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社
 内

 【氏名】 佐野 達史

【特許出願人】

 【識別番号】 000002185

 【氏名又は名称】 ソニー株式会社

【代理人】

 【識別番号】 100086841

 【弁理士】

 【氏名又は名称】 脇 篤夫

【代理人】

 【識別番号】 100114122

 【弁理士】

 【氏名又は名称】 鈴木 伸夫

【手数料の表示】

 【予納台帳番号】 014650

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9710074

【包括委任状番号】 0007553

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 ディスクドライブ装置、プリピット検出方法

【特許請求の範囲】

【請求項 1】 記録トラックとして蛇行されたグループが形成され、上記グループとグループの間のランドにはアドレス情報がプリピットにより記録されているディスク状記録媒体に対してデータの記録又は再生のためのレーザ出力を行うヘッド手段と、

上記ヘッド手段により検出される反射光情報からプッシュプル信号を生成するプッシュプル信号生成手段と、

上記プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号を生成し、出力する振幅変動信号生成手段と、

オフセット信号を発生させるオフセット発生手段と、

上記振幅変動信号生成手段からの基本振幅変動信号に、上記オフセット発生手段からのオフセット信号を加えて比較基準信号を得る比較基準信号生成手段と、

上記プッシュプル信号を上記比較基準信号と比較して、比較結果を上記プリピットの検出信号として出力するプリピット検出手段と、

上記プリピット検出手段の出力から、上記プリピットによるアドレス情報を得るアドレスデコード手段と、

を備えたことを特徴とするディスクドライブ装置。

【請求項 2】 上記基本振幅変動信号は、少なくとも、上記グループの蛇行及びノイズの影響による上記プッシュプル信号の振幅変動を反映した信号であることを特徴とする請求項 1 に記載のディスクドライブ装置。

【請求項 3】 上記振幅変動信号生成手段は、

入力されるプッシュプル信号の振幅レベルの増加に対応して、容量に対して所定の時定数で制限されたピーク検出充電を行う充電系回路と、

所定の時定数で制限された充電電圧下降時間で上記容量の放電を行う放電系回路を備え、

上記容量の充電レベルに応じた信号として基本振幅変動信号を出力する構成と

されることを特徴とする請求項 1 に記載のディスクドライブ装置。

【請求項 4】 記録トラックとして蛇行されたグループが形成され、上記グループとグループの間のランドにはアドレス情報がプリピットにより記録されているディスク状記録媒体に対して、上記プリピットの検出方法として、

上記ディスク状記録媒体に対するレーザ照射を行った際の反射光情報からプッシュプル信号を生成し、

上記プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号を生成し、

オフセット信号を、上記基本振幅変動信号に加えて比較基準信号を得、

上記プッシュプル信号を上記比較基準信号と比較して、比較結果を上記プリピットの検出信号とすることを特徴とするプリピット検出方法。

【請求項 5】 上記基本振幅変動信号は、少なくとも、上記グループの蛇行及びノイズの影響による上記プッシュプル信号の振幅変動を反映した信号であることを特徴とする請求項 4 に記載のプリピット検出方法。

【請求項 6】 上記振幅変動信号は、

入力されるプッシュプル信号の振幅レベルの増加に対応して、容量に対して所定の時定数で制限されたピーク検出充電を行ない、

また所定の時定数で制限された充電電圧下降時間で上記容量の放電を行ない、

上記容量の充電レベルに応じた信号として生成することを特徴とする請求項 4 に記載のプリピット検出方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、光ディスク等のディスク記録媒体に対して記録／再生を行うディスクドライブ装置、及びプリピット検出方法に関するものである。

【0002】

【従来の技術】

ディスクにデータを記録するには、データトラックを形成するための案内を行う手段が必要になり、このために、プリグループとして予め溝（グループ）を形成し、そのグループもしくはランド（グループとグループに挟まれる断面台地状

の部位) をデータトラックとすることが行われている。

またデータトラック上の所定の位置にデータを記録することができるようにアドレス情報を記録する必要もあるが、このアドレス情報は、グループをウォブリング(蛇行) させることで記録されたり、データトラックにプリピットを形成して記録することが行われている。

【0003】

例えばDVD (Digital Versatile Disc) の相変化記録方式の書換型ディスクであるDVD-RWや、有機色素変化方式の追記型ディスクであるDVD-Rでは、図6に示すように、ディスク上のプリフォーマットとしてウォブリンググループGが形成されていると共に、グループGとグループGの間のランドLの部分にランドプリピットLPPが形成されている。

この場合、ウォブリンググループによって得られる反射光情報は、ディスクの回転制御や記録用マスタークロックの生成などに用いられ、またランドプリピットは、ビット単位の正確な記録位置の決定やプリアドレスなどのディスクの各種情報の取得に用いられる。即ちディスク上の物理的な位置を示すアドレスはランドプリピットLPPとして記録される。

【0004】

このようなディスクに対応するディスクドライブ装置では、再生中や記録中に例えばランドプリピットLPPとしてディスク上に記録されているアドレスを読み出して、記録／再生動作中のディスク上の位置を確認したり各種の制御を行うことになる。

【0005】

図7はランドプリピットLPPの形成方式を示している。

トラックのウォブリングの8波の区間がフレームとされ、偶数フレームと奇数フレームを合わせた16ウォブルの区間で、1単位のランドプリピット情報が形成される。

そしてランドプリピットLPPは、ウォブルに同期して上記図6のようにランドの切り欠きにより形成されているが、1組のランドプリピットLPPでアドレスデータの1ビットを表現する。

【0006】

図7（a）は偶数フレームにランドプリピット情報が形成される場合であり、偶数フレームの先頭の3ウォブルの区間が、1組のランドプリピットLPPとしてのビットb2，b1，b0とされる。

そしてランドプリピットLPP（の有無）としてのb2，b1，b0が、「1，1，1」、つまり3つのランドプリピットが形成されていればシンク（同期信号）である。またb2，b0の2箇所にもランドプリピットLPPが形成されて「1，0，1」であれば、データビット「1」を表し、またb2の箇所にもランドプリピットLPPが形成されて「1，0，0」であればデータビット「0」を表すものとされる。

【0007】

また図7（b）は奇数フレームにランドプリピット情報が形成される場合であり、奇数フレームの先頭の3ウォブルの区間が、ランドプリピットLPPとしてのビットb2，b1，b0とされる。

そして奇数フレームの場合、3つのランドプリピットLPP（の有無）としてのb2，b1，b0が、「1，1，0」であればシンク（同期信号）である。また偶数フレームの場合と同様に、「1，0，1」であれば、データビット「1」を表し、また「1，0，0」であればデータビット「0」を表す。

【0008】

図7（c）にビットb2，b1，b0によるシンク及びデータビットをまとめて示した。

なお、16ウォブルの区間においては、偶数フレームと奇数フレームのどちらか一方にランドプリピットLPPが形成されるが、どちらに形成されるかは、ディスク上で或るグルーブトラックの両側に隣り合ってランドプリピットLPPが形成されないように、各16ウォブル区間毎に選定される。

【0009】

このようなランドプリピットLPPの情報は、ディスクからの反射光情報として、いわゆるプッシュプル信号により得ることができる。即ちトラック線方向に対して左右の反射光量の差分情報である。

図8にランドプリビットLPPを検出する回路構成を示す。

ディスクドライブ装置の光学ヘッドには、ディスクからの反射光を検出するフォトディテクタとして、例えば受光部A、B、C、Dを備えた4分割フォトディテクタ51が設けられる。

この場合、フォトディテクタ51の受光部A、Cの出力が加算器56で加算され、また受光部B、Dの出力が加算器55で加算される。そして、加算器55、56の出力はプッシュプル信号生成部52に供給される。プッシュプル信号生成部52は、差動増幅器A1、抵抗R11～R14により構成されている。

即ちプッシュプル信号生成部52の出力として、いわゆる $(A+C) - (B+D)$ の信号がプッシュプル信号P/Pとして出力される。

【0010】

このプッシュプル信号P/Pでは、図9(a)(b)に示すようにランドプリビットLPPに応じて比較的大きな振幅(SLP1, SLP2, SLP3)が得られ、この振幅を検出することでランドプリビットLPPの情報を検出できる。

即ち、比較電圧発生部54から比較電圧Vthをコンパレータ53に供給し、このコンパレータ53において、プッシュプル信号P/Pを比較電圧Vthと比較して2値化することで、ランドプリビットLPPの検出信号LPPoutを得ることができる。

このランドプリビットLPPの検出信号LPPoutは、上記したランドプリビットLPPのb2, b1, b0としての「1」又は「0」の信号である。

従って、図示しない後段のデコード回路において、b2, b1, b0からシンク、又はデータビット「1」「0」を検出していくことで、アドレス情報等を抽出できる。

図9(a)(b)には、プッシュプル信号P/Pと比較電圧Vthを比較して得たランドプリビット検出信号LPPoutを示している。

なお、ランドプリビットLPPの検出のための公知技術としては次のものが知られている。

【0011】

【特許文献1】

特開 2000-195058

【0012】

【発明が解決しようとする課題】

ところがランドプリピット LPP は、記録トラックであるグループに情報記録が行われた後は、そのグループに形成された記録マーク（相変化ビット等）に干渉されて読み出しにくいものとなる。具体的には、記録マークの干渉によって反射率が低下し、プッシュプル信号 P/P 上でのランドプリピット LPP による振幅レベルが低下する。

また、プッシュプル信号 P/P には、トラックのウォブリングや、隣接トラックからのクロストーク或いはディスクの品質のばらつきなどの影響で振幅変動が生じている。

【0013】

この点を図 9 により説明する。

今、ランドプリピット LPP として偶数フレームのシンク、つまり上記 b2, b1, b0 が「1, 1, 1」の部分为例に挙げると、プッシュプル信号 P/P 上には、3 つのランドプリピット LPP に対応して大振幅が得られるはずである。

図 9 (a) には、プッシュプル信号 P/P 上に 3 つの大振幅 SLP1, SLP2, SLP3 が現れているが、3 番目の大振幅 SLP3 は、振幅レベルが前の 2 つに比べて小さくなっている。

これは、例えば図 6 の①の部分に示すように、ランドプリピット LPP の隣りに記録マーク M が形成されていることによる。

【0014】

また、図 9 (a) のプッシュプル信号 P/P の波形をエンベロープ的に見るとわかるように、プッシュプル信号 P/P の振幅はウォブルの影響で周期的に変動している。またこの振幅はクロストークノイズ等の影響にもよる。

【0015】

ここで、図 8 で説明したようにプッシュプル信号 P/P と比較電圧 V_{th} を比較することでランドプリピット検出信号 LPP_{out} を得る場合、図 9 (a) に示すレベルに比較電圧 V_{th} を設定すると、3 つ目のランドプリピット LPP (振

幅 SLP3) に対応した検出信号 LPPout が得られないものとなる。

つまりこの場合、b2, b1, b0 が「1, 1, 1」であるはずのところ、「1, 1, 0」と誤検出されてしまう。

【0016】

ここで、ランドプリピット LPP による振幅成分として、記録マークの影響で振幅が小さくなった部分も、正確に検出するためには、比較電圧 V_{th} を低くすることが考えられるが、図9 (b) のように比較電圧 V_{th} を低く設定すると、プッシュプル信号 P/P がウォブリングやノイズの影響で振幅が高くなった部分をも検出信号 LPPout として、検出してしまうことになる。図中「N」で示す部分である。

【0017】

このようにウォブリングや、記録マークなどの影響で、プッシュプル信号 P/P の振幅が変動することで、ランドプリピット LPP が正確に抽出できないという問題が生ずる。

ランドプリピット LPP の検出が正確にできないことは、アドレスエラーレートの悪化、つまりアドレス読出が正確にできなくなることを意味し、ディスクに対する記録再生、或いはシーク動作などの動作性能が低下する。

【0018】

なお、上記特許文献1として示した特開 2000-195058 には、いわゆる AGC 回路を用いた構成でプッシュプル信号 P/P の振幅変動を小さくする技術が開示されているが、ランドプリピット LPP の検出信号 LPPout を得るための比較処理の閾値の適切な設定については述べられていない。

【0019】

【課題を解決するための手段】

本発明はこのような事情に鑑みて、ディスクドライブ装置において、データ記録前後やウォブリング、或いは各種ノイズなどの影響によってプッシュプル信号の振幅変動が生ずる状況においても、ランドプリピットによるアドレス情報の検出を良好に実行できるようにすることを目的とする。

【0020】

このため本発明のディスクドライブ装置は、記録トラックとして蛇行されたグループが形成され、上記グループとグループの間のランドにはアドレス情報がプリピットにより記録されているディスク状記録媒体に対してデータの記録又は再生のためのレーザ出力を行うヘッド手段と、上記ヘッド手段により検出される反射光情報からプッシュプル信号を生成するプッシュプル信号生成手段と、上記プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号を生成し、出力する振幅変動信号生成手段と、オフセット信号を発生させるオフセット発生手段と、上記振幅変動信号生成手段からの基本振幅変動信号に、上記オフセット発生手段からのオフセット信号を加えて比較基準信号を得る比較基準信号生成手段と、上記プッシュプル信号を上記比較基準信号と比較して、比較結果を上記プリピットの検出信号として出力するプリピット検出手段と、上記プリピット検出手段の出力から、上記プリピットによるアドレス情報を得るアドレスデコード手段とを備えるようにする。

上記基本振幅変動信号は、少なくとも、上記グループの蛇行及びノイズの影響による上記プッシュプル信号の振幅変動を反映した信号であるとする。

このような基本振幅変動信号を生成する上記振幅変動信号生成手段は、入力されるプッシュプル信号の振幅レベルの増加に対応して、容量に対して所定の時定数で制限されたピーク検出充電を行う充電系回路と、所定の時定数で制限された充電電圧下降時間で上記容量の放電を行う放電系回路を備え、上記容量の充電レベルに応じた信号として基本振幅変動信号を出力する構成とされるようにする。

【0021】

本発明のプリピット検出方法は、ディスク状記録媒体に対するレーザ照射を行った際の反射光情報からプッシュプル信号を生成し、上記プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号を生成し、オフセット信号を、上記基本振幅変動信号に加えて比較基準信号を得、上記プッシュプル信号を上記比較基準信号と比較して、比較結果を上記プリピットの検出信号とする。

上記基本振幅変動信号は、少なくとも、上記グループの蛇行及びノイズの影響による上記プッシュプル信号の振幅変動を反映した信号である。

そして上記振幅変動信号は、入力されるプッシュプル信号の振幅レベルの増加

に対応して、容量に対して所定の時定数で制限されたピーク検出充電を行ない、また所定の時定数で制限された充電電圧下降時間で上記容量の放電を行ない、上記容量の充電レベルに応じた信号として生成する。

【 0 0 2 2 】

即ち本発明によれば、プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号を得、これにオフセットを付加して比較基準信号を生成している。従ってプッシュプル信号を比較してプリピット検出を行うための比較基準信号は、プッシュプル信号の基本振幅変動に応じて変動するようにされる。

ここで基本振幅変動信号は、グループの蛇行（ウォブリング）及びノイズの影響によるプッシュプル信号の振幅変動成分であることで、ウォブリングやノイズ等の影響によるプッシュプル信号の振幅変動に追従する。またプリピットに応じたプッシュプル信号の振幅レベルの記録マークの影響による変動については、制限的なピーク検出充電により、若干、基本振幅変動信号に反映されることになるが、これにより、記録マークの影響による振幅変動への対応に好適である。

なお、このプッシュプル信号におけるウォブリング等の影響による振幅変動や、プリピット振幅の変動に対する基本振幅変動信号の追従性は、容量に対する充電、放電の時定数設定により最適化される。

つまり、立ち上がり時間を制限したピークホールド的な回路と電圧下降時間を制限した回路とにより基本振幅変動信号を得、これに適切なオフセットを加えて閾値を設定することで、振幅が変動する入力信号波形（プッシュプル信号）に対して正しいプリピット情報を検出できるようにする。

【 0 0 2 3 】

【発明の実施の形態】

以下、本発明の実施の形態として、DVD-R、DVD-RWに対応するディスクドライブ装置（記録再生装置）を例に挙げて説明する。

【 0 0 2 4 】

図 1 は本例のディスクドライブ装置 3 0 の構成を示す。

DVD-R、DVD-RWとしてのディスク 1 0 0 は、ターンテーブル 7 に積載され、記録／再生動作時においてスピンドルモータ 6 によって一定線速度（C

L V) で回転駆動される。そして光学ピックアップ1によってディスク100上のトラック（グループトラック）に記録されたピットマークデータやトラックのウォブリング情報、ランドプリピット情報の読み出しがおこなわれる。グループとして形成されているトラック上にデータとして記録されるピットはいわゆる色素変化ピット又は相変化ピットである。

【0025】

ピックアップ1内には、レーザ光源となるレーザダイオード4や、反射光を検出するためのフォトディテクタ5、レーザ光の出力端となる対物レンズ2、レーザ光を対物レンズ2を介してディスク記録面に照射し、またその反射光をフォトディテクタ5に導く光学系（図示せず）が形成される。

またレーザダイオード4からの出力光の一部が受光されるモニタ用ディテクタ22も設けられる。

レーザダイオード4は、波長650nm又は635nmのレーザ光を出力する。また光学系によるNAは0.6である。

【0026】

対物レンズ2は二軸機構3によってトラッキング方向及びフォーカス方向に移動可能に保持されている。

またピックアップ1全体はスレッド機構8によりディスク半径方向に移動可能とされている。

またピックアップ1におけるレーザダイオード4はレーザドライバ18からのドライブ信号（ドライブ電流）によってレーザ発光駆動される。

【0027】

ディスク100からの反射光情報はフォトディテクタ5によって検出され、受光光量に応じた電気信号とされてマトリクス回路9に供給される。

マトリクス回路9には、フォトディテクタ5としての複数の受光素子からの出力電流に対応して電流電圧変換回路、マトリクス演算／増幅回路等を備え、マトリクス演算処理により必要な信号を生成する。

例えば再生データに相当するRF信号、サーボ制御のためのフォーカスエラー信号FE、トラッキングエラー信号TEなどを生成する。

さらに、ランドプリピット及びグループのウォブリングに係る信号としてプッシュプル信号P/Pを生成する。なお、プッシュプル信号はトラッキングエラー信号としても用いられる。

【0028】

マトリクス回路9から出力されるRF信号は2値化回路11へ、フォーカスエラー信号FE、トラッキングエラー信号TEはサーボ回路14へ、プッシュプル信号P/Pはランドプリピット抽出部24及びウォブルPLL25へ、それぞれ供給される。

【0029】

プッシュプル信号P/Pは、ランドプリピット抽出部24で2値化されてランドプリピット情報としてアドレスデコーダ26に供給され、アドレスデコーダ26によってプリフォーマットされているアドレス情報がデコードされる。デコードされたアドレス情報はシステムコントローラ10に供給される。

またプッシュプル信号P/Pからは、ウォブルPLL25におけるPLL動作によりウォブルクロックWCKが生成される。このウォブルクロックWCKは、エンコードクロック発生部25、アドレスデコーダ26、スピンドルサーボ回路23に供給される。

【0030】

マトリクス回路9で得られたRF信号は2値化回路11で2値化されたうえで、エンコード／デコード部12に供給される。

エンコード／デコード部12は、再生時のデコーダとしての機能部位と、記録時のエンコーダとしての機能部位を備える。

再生時にはデコード処理として、ランレングスリミテッドコードの復調処理、エラー訂正処理、デインターリーブ等の処理を行い、再生データを得る。

【0031】

またエンコード／デコード部12は、再生時には、PLL処理によりRF信号に同期した再生クロックを発生させ、その再生クロックに基づいて上記デコード処理を実行する。

再生時においてエンコード／デコード部12は、上記のようにデコードしたデ

ータをバッファメモリ 20 に蓄積していく。

このディスクドライブ装置 30 からの再生出力としては、バッファメモリ 20 にバッファリングされているデータが読み出されて転送出力されることになる。

【0032】

インターフェース部 13 は、外部のホストコンピュータ 40 と接続され、ホストコンピュータ 40 との間で記録データ、再生データや、各種コマンド等の通信を行う。

そして再生時においては、デコードされバッファメモリ 20 に格納された再生データは、インターフェース部 13 を介してホストコンピュータ 40 に転送出力されることになる。

なお、ホストコンピュータ 40 からのリードコマンド、ライトコマンドその他の信号はインターフェース部 13 を介してシステムコントローラ 10 に供給される。

【0033】

一方、記録時には、ホストコンピュータ 40 から記録データが転送されてくるが、その記録データはインターフェース部 13 からバッファメモリ 20 に送られてバッファリングされる。

この場合エンコード／デコード部 12 は、バッファリングされた記録データのエンコード処理として、エラー訂正コード付加やインターリーブ、サブコード等の付加、ディスク 100 への記録データとしてのランレングスリミテッドコード変調等のエンコードを実行する。

【0034】

記録時においてエンコード処理のための基準クロックとなるエンコードクロックはエンコードクロック発生部 27 で発生され、エンコード／デコード部 12 は、このエンコードクロックを用いてエンコード処理を行う。

エンコードクロック発生部 27 は、ウォブル PLL 25 から供給されるウォブルクロック WCK 及びランドプリピット抽出部 24 から供給されるランドプリピット情報からエンコードクロックを発生させる。

【0035】

エンコード／デコード部 1 2 でのエンコード処理により生成された記録データは、記録パルス発生部 2 1 で記録パルス（レーザ駆動パルス）に変換され、レーザドライバ 1 8 に送られる。

この記録パルス発生部 2 1 では記録補償、すなわち記録層の特性、レーザ光のスポット形状、記録線速度等に対する最適記録パワーの微調整やレーザ駆動パルス波形の調整も行う。

【 0 0 3 6 】

レーザドライバ 1 8 では供給されたレーザ駆動パルスに基づいたドライブ電流をレーザダイオード 4 に与え、レーザ発光駆動を行う。これによりディスク 1 0 0 に記録データに応じたピット（色素変化ピット／相変化ピット）が形成されることになる。

【 0 0 3 7 】

A P C 回路（Auto Power Control） 1 9 は、モニタ用ディテクタ 2 2 の出力によりレーザ出力パワーをモニターしながらレーザの出力が温度などによらず一定になるように制御する回路部である。レーザ出力の目標値はシステムコントローラ 1 0 から与えられ、レーザ出力レベルが、その目標値になるようにレーザドライバ 1 8 を制御する。

【 0 0 3 8 】

サーボ回路 1 4 は、マトリクス回路 9 からのフォーカスエラー信号 F E、トラッキングエラー信号 T E から、フォーカス、トラッキング、スレッドの各種サーボドライブ信号を生成しサーボ動作を実行させる。

即ちフォーカスエラー信号 F E、トラッキングエラー信号 T E に応じてフォーカスドライブ信号 F D、トラッキングドライブ信号 T D を生成し、二軸ドライバ 1 6 に供給する。二軸ドライバ 1 6 はピックアップ 1 における二軸機構 3 のフォーカスコイル、トラッキングコイルを駆動することになる。これによってピックアップ 1、マトリクス回路 9、サーボプロセッサ 1 4、二軸ドライバ 1 6、二軸機構 3 によるトラッキングサーボループ及びフォーカスサーボループが形成される。

【 0 0 3 9 】

またサーボ回路 14 は、システムコントローラ 10 からのトラックジャンプ指令に応じて、トラッキングサーボループをオフとし、二軸ドライバ 16 に対してジャンプドライブ信号を出力することで、トラックジャンプ動作を実行させる。

【0040】

またサーボ回路 14 は、トラッキングエラー信号 TE の低域成分として得られるスレッドエラー信号や、システムコントローラ 10 からのアクセス実行制御などに基づいてスレッドドライブ信号を生成し、スレッドドライバ 15 に供給する。スレッドドライバ 15 はスレッドドライブ信号に応じてスレッド機構 8 を駆動する。スレッド機構 8 には、図示しないが、ピックアップ 1 を保持するメインシャフト、スレッドモータ、伝達ギア等による機構を有し、スレッドドライバ 15 がスレッドドライブ信号に応じてスレッドモータ 8 を駆動することで、ピックアップ 1 の所要のスライド移動が行なわれる。

【0041】

スピンドルサーボ回路 23 はスピンドルモータ 6 を CLV 回転させる制御を行う。

スピンドルサーボ回路 23 は、データ記録時には、ウォブル PLL で生成されるウォブルクロック WCK を、現在のスピンドルモータ 6 の回転速度情報として得、これを所定の CLV 基準速度情報と比較することで、スピンドルエラー信号 SPE を生成する。

またデータ再生時には、エンコード／デコード部 21 内の PLL によって生成される再生クロック（デコード処理の基準となるクロック）が、現在のスピンドルモータ 6 の回転速度情報となるため、これを所定の CLV 基準速度情報と比較することでスピンドルエラー信号 SPE を生成する。

そしてスピンドルサーボ回路 23 は、スピンドルモータドライバ 17 に対してスピンドルエラー信号 SPE に応じて生成したスピンドルドライブ信号を供給する。スピンドルモータドライバ 17 はスピンドルドライブ信号に応じて例えば 3 相駆動信号をスピンドルモータ 6 に印加し、スピンドルモータ 6 の CLV 回転を実行させる。

またスピンドルサーボ回路 23 は、システムコントローラ 10 からのスピンド

ルキック／ブレーキ制御信号に応じてスピンドルドライブ信号を発生させ、スピンドルモータドライバ17によるスピンドルモータ6の起動、停止、加速、減速などの動作も実行させる。

【0042】

以上のようなサーボ系及び記録再生系の各種動作はマイクロコンピュータによって形成されたシステムコントローラ10により制御される。

システムコントローラ10は、ホストコンピュータ40からのコマンドに応じて各種処理を実行する。

例えばホストコンピュータ40から、ディスク100に記録されている或るデータの転送を求めるリードコマンドが供給された場合は、まず指示されたアドレスを目的としてシーク動作制御を行う。即ちサーボ回路14に指令を出し、シークコマンドにより指定されたアドレスをターゲットとするピックアップ1のアクセス動作を実行させる。

その後、その指示されたデータ区間のデータをホストコンピュータ40に転送するために必要な動作制御を行う。即ちディスク100からのデータ読出／デコード／バッファリング等を行って、要求されたデータを転送する。

【0043】

またホストコンピュータ40から書込命令（ライトコマンド）が出されると、システムコントローラ10は、まず書き込むべきアドレスにピックアップ1を移動させる。そしてエンコード／デコード部12により、ホストコンピュータ40から転送されてきたデータについて上述したようにエンコード処理を実行させる。

そして上記のように記録パルス発生部21からのレーザ駆動パルスがレーザドライバ18に供給されることで、記録が実行される。

【0044】

このディスクドライブ装置30における再生時の動作と記録時の動作をまとめると以下ようになる。

【0045】

<再生時の動作>

- ・サーボ動作

ピックアップ 1 により検出された信号は、マトリクス回路 9 にてフォーカスエラー信号 F E、トラッキングエラー信号 T E などのサーボ誤差信号に変換され、サーボ回路 1 4 に送られる。サーボ回路 1 4 から出たドライブ信号 F D、T D はピックアップ 1 の二軸機構 3 を駆動し、フォーカスサーボ、トラッキングサーボを行う。

- ・データ再生

ピックアップ 1 により検出された信号は、マトリクス回路 9 にて R F 信号に変換され、エンコード／デコード部 1 2 に送られる。エンコード／デコード部 1 2 ではチャンネルクロックが再生され、チャンネルクロックに基づいてデコードが行われる。デコードされたデータはインターフェイス部 1 3 に送られる。

- ・回転制御

ディスク 1 0 0 の回転は、エンコード／デコード部 1 2 にて再生されたチャンネルクロックをスピンドルサーボ回路 2 3 に送り制御する。

- ・アドレス再生

アドレスは R F 信号中に含まれており、エンコード／デコード部 1 2 にてデコードされシステムコントローラ 1 0 に送られる。

但し、シーク時には、ランドプリピットによるアドレスを抽出して目的位置への移動制御が行われる。

- ・レーザ制御

A P C 回路 1 9 は、システムコントローラ 1 0 の指示により、レーザ出力を一定に保つように制御する。

【 0 0 4 6 】

<記録時の動作>

- ・サーボ動作

再生時と同様に行われるが、レーザパワーの上昇によりゲインが高くならないように、マトリクス回路 9 もしくはサーボ回路 1 4 にて補正される。

- ・データ記録

インターフェイス部 1 3 を通じて取り込まれたデータは、エンコード／デコー

ド部 12 で ECC の付加、並び替え、変調などのチャンネルコーディングが行われる。チャンネルコーディングを受けたデータは、記録パルス発生部 21 で、ディスク 100 に適したレーザ駆動パルスに変換され、レーザドライバ 18 (APC 回路 19) を通じて、ピックアップ 1 中のレーザダイオード 4 に加えられる。

・回転制御

マトリクス回路 9 より出力されたプッシュプル信号 P/P は、ウォブル PLL でウォブルクロック WCK とされ、スピンドルサーボ回路 23 に加えられて線速一定 (CLV) の回転制御が行われる。

・アドレス再生

マトリクス回路 9 より出力されたプッシュプル信号 P/P は、ランドプリピット抽出部 24 に送られランドプリピット情報が検出される。検出されたランドプリピット情報はアドレスデコーダ 26 でアドレス値にデコードされ、システムコントローラ 10 にて読み取られる。

また、ランドプリピット情報はエンコードクロック発生部 27 にも送られ、そこで、エンコードクロックが再生されエンコード/デコード部 12 に加えられる。

【0047】

ところで、図 1 の例は、ホストコンピュータ 40 に接続されるディスクドライブ装置 30 としたが、本発明のディスクドライブ装置としてはホストコンピュータ 40 等と接続されない形態もあり得る。その場合は、操作部や表示部が設けられたり、データ入出力のインターフェース部位の構成が、図 1 とは異なるものとなる。つまり、ユーザーの操作に応じて記録や再生が行われるとともに、各種データの入出力のための端子部が形成されればよい。

【0048】

続いて、上記ディスクドライブ装置 30 において、ディスク上のランドプリピットを検出するための構成及び動作を図 2、図 3、図 4 で説明する。

図 2 においては、ランドプリピットを検出するための部位として、ピックアップ 1 内のフォトディテクタ 5、マトリクス回路 9 における加算器 9b、9c 及び差動アンプ 9a、ランドプリピット抽出部 24 を示している。

なお、マトリクス回路 9 においては、プッシュプル信号 P/P を生成するための部位として差動アンプ 9 a 及び加算器 9 b、9 c のみを示しており、上述した R F 信号、フォーカスエラー信号 F E、トラッキングエラー信号 T E 等を生成する回路構成部分については図示及び説明を省略する。

【 0 0 4 9 】

フォトディテクタ 5 は図示するように受光部 A、B、C、D から成る 4 分割ディテクタとしており、実際には、各受光部により検出される反射光（受光量に応じた電流）が、それぞれマトリクス回路 9 において電流／電圧変換され、さらに電圧値とされた A、B、C、D の信号が演算されてフォーカスエラー F E やプッシュプル信号 P/P 等の所要の信号が生成されるものである。ここではプッシュプル信号 P/P を生成するための信号について説明する。

【 0 0 5 0 】

プッシュプル信号 P/P を得るための信号は、図示するようにトラック上にレーザスポット L S が照射された際に、トラック線方向に対してレーザスポット L S の図中左半分に相当する反射光量信号と、右半分に相当する反射光量信号となる。即ち加算器 9 c で得られる信号 $A + C$ か、加算器 9 b で得られる信号 $B + D$ が差動アンプ 9 a で減算されてプッシュプル信号 P/P が生成される。信号 $A + C$ とは、受光部 A、C で得られる電流が電圧に変換され、加算されたものである。また信号 $B + D$ は、受光部 B、D で得られる電流が電圧に変換され、加算されたものである。

【 0 0 5 1 】

図 1 でも述べたように、プッシュプル信号 P/P はウォブル P L L 2 5 に供給され、ウォブリンググループに同期したウォブルクロック W C K が生成される。

またプッシュプル信号 P/P はランドプリピット抽出部 2 4 に供給される。

【 0 0 5 2 】

ランドプリピット抽出部 2 4 は、コンパレータ 4 1、加算器 4 2、D/A 変換器 4 3、基本振幅変動生成部 4 4 を有する。

プッシュプル信号 P/P は、コンパレータ 4 1 及び基本振幅変動生成部 4 4 に供給される。

【0053】

基本振幅変動生成部 44 は、立ち上がり特性を制限する抵抗 R_1 を有し、また立下り特性を制限する抵抗 R_2 をもつピークホールド的な回路として構成され、例えばダイオード D_1 とコンデンサ C_1 からなる。

そして、この基本振幅変動生成部 44 は、入力されるプッシュプル信号の振幅レベルの増加に対応して、コンデンサ C_1 に対して所定の時定数で制限されたピーク検出充電を行う充電系回路 (R_1 , D_1 , C_1) と、所定の時定数で制限された充電電圧下降時間でコンデンサ C_1 の放電を行う放電系回路 (C_1 , R_2) を備えたものである。

つまり、入力されるプッシュプル信号 P/P のピーク検出によってコンデンサ C_1 への充電が行われるが、そのチャージ電流は抵抗 R_1 によって制限される。

また、コンデンサ C_1 の電荷は、抵抗 R_2 によって制限されながら放電される。

従って、基本振幅変動生成部 44 は、ピークホールド回路としての立ち上がり特性制限抵抗 (R_1) が、波形の細かな立ち上がりノイズに応答しないように適切に選択され、さらに立下り特性制限抵抗 (R_2) が、波形の細かな立下りノイズに応答しないように適切に選択されたものである。あえていえば、追従性の悪いピークホールド回路ということもできる。

そして、コンデンサ C_1 の充電電圧値が、基本振幅変動信号 S_1 として出力される。

【0054】

D/A変換器 43 には、図 1 に示したシステムコントローラ 10 からオフセットデータ D_{th} が供給され、D/A変換器 43 はこのオフセットデータ D_{th} をアナログ電圧値に変換して、これをオフセット電圧 S_2 として出力する。

加算器 42 は、基本振幅変動生成部 44 からの基本振幅変動信号 S_1 に、D/A変換器 43 からのオフセット電圧 S_2 を加算し、加算結果を比較基準電圧 V_{th} としてコンパレータ 41 に供給する。

【0055】

コンパレータ 41 では、プッシュプル信号 P/P と比較基準電圧 V_{th} を比較

し、プッシュプル信号 P/P が比較基準電圧 V_{th} より大きいときに「1」を出力する。このコンパレータ 41 の出力は、ランドプリピット LPP に応じて「1」とされたランドプリピット検出信号 LPP_{out} となる。

このランドプリピット検出信号 LPP_{out} は図 1 のアドレスデコーダ 26 に供給され、アドレス情報等がデコードされる。

【0056】

このようなランドプリピット抽出部 24 の動作を図 3、図 4 で説明する。

図 3 (a) は、ディスク上に記録マークが形成されていない領域（記録前の領域）から検出されるプッシュプル信号 P/P を示しており、またそのプッシュプル信号 P/P から生成される基本振幅変動信号 S_1 を図 3 (b) に示している。

また、図 3 (b) の基本振幅変動信号 S_1 にオフセット電圧 S_2 を加算した比較基準電圧 V_{th} を、プッシュプル信号 P/P に重ね合わせた状態で図 3 (c) に示している。

図 3 (d) は図 3 (c) の一部を拡大したものである。

図 3 (e) は、図 3 (d) に対応して、コンパレータ 41 の出力であるランドプリピット検出信号 LPP_{out} を示している。

【0057】

一方図 4 (a) ~ (e) は、ディスク上に記録マークが形成されている領域（記録後の領域）において、検出されるプッシュプル信号 P/P を始めとする図 3 と同様の各信号波形を示している。

【0058】

例えば図 3 (a) からわかるように、プッシュプル信号 P/P には、ランドプリピット LPP に応じて瞬間的な大振幅 SLP が生じているが、ランドプリピット LPP に相当する振幅 SLP を除く基本的な波形としては、ウォブリング等の影響による変動が観察される。

このようなプッシュプル信号 P/P に対して、基本振幅変動生成部 44 では、グループのウォブリング及びノイズの影響によるプッシュプル信号の振幅変動成分であり、かつランドプリピットに応じたプッシュプル信号の振幅レベルを若干反映した信号として、図 3 (b) のような基本振幅変動信号 S_1 を生成する。

【0059】

図3(c)の比較基準電圧 V_{th} は、基本振幅変動信号 S_1 に対して固定のオフセット電圧 S_2 を加算したものであるため、比較基準電圧 V_{th} の振幅変動は基本振幅変動信号 S_1 の振幅変動にそのまま相当する。

すると、図3(c)から明瞭にわかるように、基本振幅変動信号 S_1 は、プッシュプル信号 P/P の振幅変動成分に追従しているものである。

また拡大図である図3(d)からは、基本振幅変動信号 S_1 は、ランドプリピット LPP に相当するプッシュプル信号 P/P の大振幅 SLP に応じて、上述した制限された充電が行われることでレベルが上昇し、他の期間は上述した制限された放電が行われることでレベルが下降される信号である。つまり、基本振幅変動信号 S_1 は、ランドプリピットに応じたプッシュプル信号の振幅レベルを若干反映した信号でもある。

【0060】

そしてこのような基本振幅変動信号 S_1 にオフセット電圧 S_2 を加算した比較基準電圧 V_{th} と、プッシュプル信号 P/P が比較されることで、プッシュプル信号 P/P からランドプリピット検出信号 LPP_{out} が正確に抽出できる。

つまり、図3(c)からわかるように、比較基準電圧 V_{th} がプッシュプル信号 P/P のウォブリング等の影響による振幅変動に追従して変動されるため、図3(e)のようなランドプリピット検出信号 LPP_{out} が正確に得られるものである。

【0061】

また、図4のように、プッシュプル信号 P/P におけるランドプリピット情報に相当する振幅 SLP は、記録マークによって比較的小さな振幅となる場合があるが、上記のように、振幅変動に追従する比較基準電圧 V_{th} により、充分、正しく検出できる。更に、図4(d)の比較基準電圧 V_{th} の振幅変動（つまり基本振幅変動信号 S_1 の振幅変動）をみると理解されるように、記録マークの干渉によってランドプリピットに相当する振幅 SLP が小さい振幅となった部分では、通常の大振幅部分に比べて、基本振幅変動信号 S_1 のレベルもわずかな上昇にとどまる。

つまり、図4(c)に見られるように、比較基準電圧 V_{th} は、記録マークによるランドプリピットに相当する振幅の変動も若干反映されるものとなっており、記録マークの干渉の影響がある場合でも、図4(e)のようにランドプリピット検出信号 LPP_{out} の正確な抽出に好適である。

【0062】

このように本例では、トラックのウォブリングや隣接トラックからのクロストーク、或いは記録マーク書き込み後のランドプリピット LPP 部分の反射率の低下などの影響で、プッシュプル信号 P/P の振幅変動が生じていても、十分に正しくランドプリピット情報を検出できるようになる。

従ってランドプリピット情報が正しく読み出されるまでの無駄時間が短縮されることや、アドレスエラーレートの向上が実現され、ばらつきの大きい記録再生メディアに対しても安定に記録再生することができる。

また、ピックアップ（光学ヘッド3）の精度のばらつきによってもプッシュプル信号 P/P の振幅変動は生ずるが、このような原因による振幅変動に対してもランドプリピット情報を正確に抽出できることから、ピックアップの歩留まりの改善効果もみこまれる。

【0063】

なお、図2に示したランドプリピット抽出部24としては、各種変形例が考えられる。

基本振幅変動生成部44としては、上述したピークホールド特性を満たす回路構成であれば、他のものでもよく、オペアンプを使用して構成してもよい。

またオフセット電圧 S_2 はシステムコントローラ10からのオフセットデータ D_{th} をアナログ電圧に変換して得る構成としたが、オフセットに相当するアナログ電圧またはアナログ電流を加算器42に供給する回路構成であればどのようなものでも良い。例えば電源電圧と抵抗の組み合わせ、もしくはボリュームなどで構成してもよい。

加算器42は、基本振幅変動信号 S_1 とオフセット電圧 S_2 を加算する構成であればよく、例えば各信号をデジタル値に変換し（またはデジタル値としての各信号が入力されるようにし）デジタル的に加算演算を行うものとしてもよい。

コンパレータ 41 も同様に、デジタル的に比較処理を行うものでも良い。

また、ランドプリピット抽出部 24 において入力段でプッシュプル信号 P/P をデジタル化し、コンパレータ 41、加算器 42、基本振幅変動生成部 44、及びオフセット値生成をデジタル処理により実行する構成であっても良い。

さらに、説明上ピークホールド回路を用いているが、プッシュプル信号 P/P の波形の符号によってはボトムホールド回路で構成する場合もある。

【0064】

図 5 に、ランドプリピット抽出部 24 における基本振幅変動生成部 44 の他の構成例を示しておく。なお、基本振幅変動生成部 44 以外の構成は図 2 と同様としている。

この場合、基本振幅変動生成部 44 は、オペアンプから成るコンパレータ A2、オペアンプから成るバッファアンプ A3、コンデンサ C2、電流源 I1、I2 を有して構成される。

【0065】

電流源 I1 は、入力が「1」のとき、設定した電流をコンデンサ C2 に注入する。

コンパレータ A2 は、バッファアンプ A3 の出力（基本振幅変動信号 S1）より入力されるプッシュプル信号 P/P のレベルが大きいときに「1」を出力する。

電流源 I2 は、常に設定した電流でコンデンサ C2 の電荷を放電している。

バッファアンプ A3 は、コンデンサ C2 の電圧値を、基本振幅変動信号 S1 として出力する。

【0066】

つまり、入力されるプッシュプル信号 P/P と出力値（基本振幅変動信号 S1）を比較して、入力が大きいときはコンパレータ A2 の出力は「1」になり電流源 I1 が働いてコンデンサ C2 に電流が注入される。

コンデンサ C2 の放電用電流源 I2 の時定数はウォブル周波数付近に設定することにより、出力信号（基本振幅変動信号 S1）は入力されるプッシュプル信号 P/P の波形におけるノイズを除去し滑らかに変移する波形となる。

つまり、図3、図4で説明したような基本振幅変動信号S1を得ることができる。

なお、この回路構成での電流比として $I_1 : I_2$ をおおむね20 : 1となるようにする。すると、出力される基本振幅変動信号S1にオフセット電圧S2を加算した比較基準電圧 V_{th} によって、ランドプリピット情報の検出に顕著な効果が得られる。

【0067】

以上、実施の形態のディスクドライブ装置、及び実行されるプリピット検出動作について説明してきたが、本発明はこれらの例に限定されるものではなく、要旨の範囲内で各種変形例が考えられるものである。

【0068】

【発明の効果】

以上の説明から理解されるように本発明よれば、プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号を得、これにオフセットを付加して比較基準信号を生成しているため、プッシュプル信号を比較してプリピット検出を行うための比較基準信号は、プッシュプル信号の基本振幅変動に応じて変動することになる。

従って、ウォブリングや隣接トラックからのクロストークの影響によるプッシュプル信号の変動や、記録マークの影響による、プッシュプル信号におけるランドプリピットによる振幅成分の変動があることに対して、上記比較基準信号とプッシュプル信号の比較処理によって十分に正確にランドプリピット信号を検出できることになるという効果がある。

また、これによってランドプリピットが正しく読み出されるまでの無駄時間が短縮されることや、アドレスエラーレートの向上などが実現され、振幅変動の大きい記録再生メディアに対しても安定に記録再生することができるようになる。

もちろん、ピックアップのばらつき（精度誤差）によるランドプリピット検出不能という事態も減少するので、ピックアップの歩留まりを改善することもできる。

【0069】

また、比較基準信号をつくるための基本振幅変動信号は、グループの蛇行（ウォブリング）及びノイズの影響によるプッシュプル信号の振幅変動成分であることで、ウォブリングやノイズ等の影響によるプッシュプル信号の振幅変動に追従するものとなる。またプリピットに応じたプッシュプル信号の振幅レベルの変動についても制限的に若干反映することで、記録マークの影響による振幅変動への対応に好適である。つまりこれによって、プッシュプル信号にあわせて比較基準信号を適正に変動させることができる。

【図面の簡単な説明】

【図 1】

本発明の実施の形態のディスクドライブ装置のブロック図である。

【図 2】

実施の形態のディスクドライブ装置のランドプリピット検出のための構成例のブロック図である。

【図 3】

実施の形態の記録マークの影響のない場合のランドプリピット検出動作にかかる信号波形の説明図である。

【図 4】

実施の形態の記録マークの影響がある場合のランドプリピット検出動作にかかる信号波形の説明図である。

【図 5】

実施の形態のディスクドライブ装置のランドプリピット検出のための他の構成例のブロック図である。

【図 6】

ランドプリピットが形成されたディスクの説明図である。

【図 7】

ランドプリピット信号のフォーマットの説明図である。

【図 8】

従来のランドプリピット検出のための構成例のブロック図である。

【図 9】

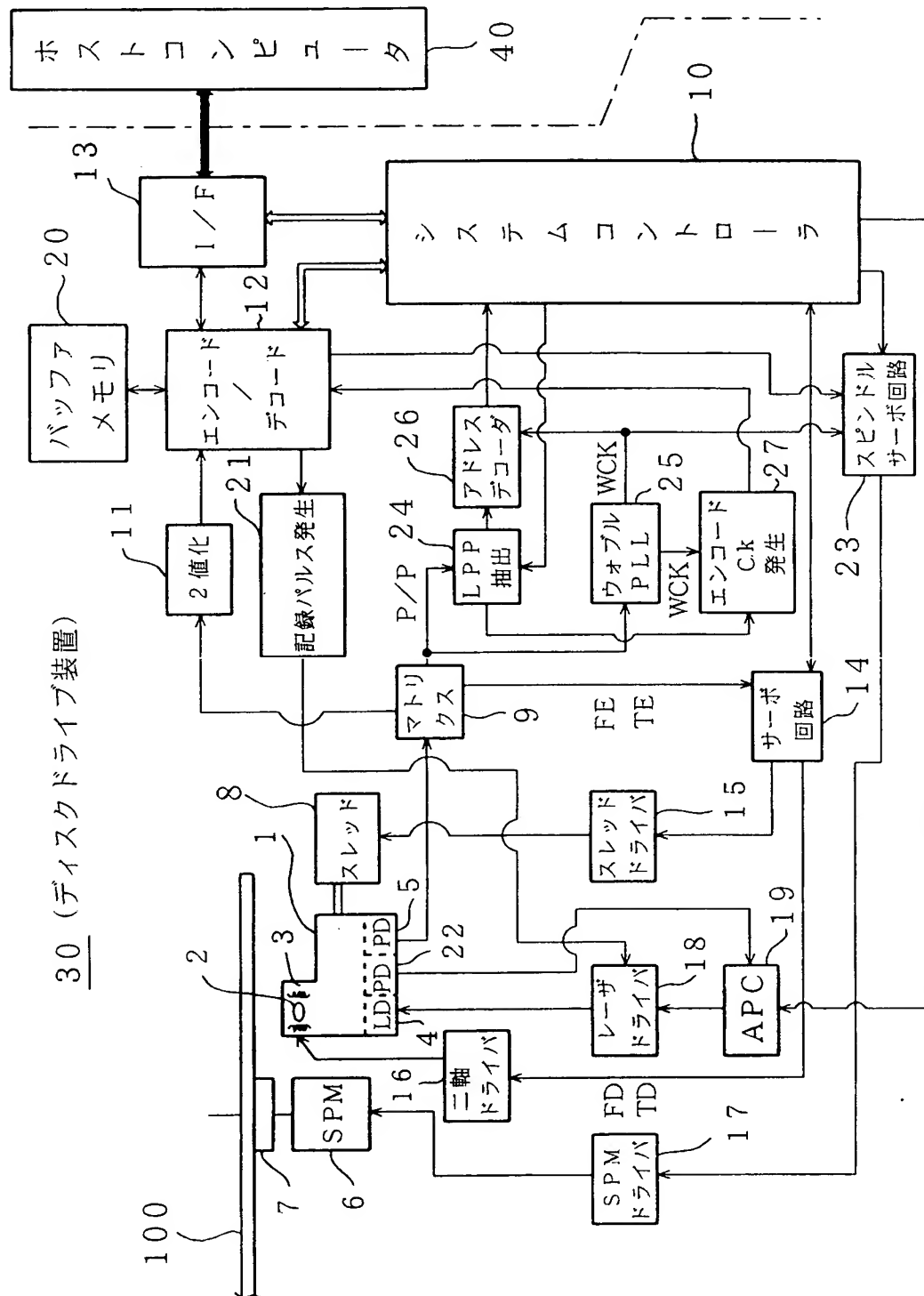
従来のランドプリピット検出動作を説明する波形図である。

【符号の説明】

1 ピックアップ、2 対物レンズ、3 二軸機構、4 レーザダイオード、
5 フォトディテクタ、6 スピンドルモータ、8 スレッド機構、9 マトリ
クス回路、10 システムコントローラ、12 エンコード／デコード部、13
インターフェース部、14 サーボ回路、20 バッファメモリ、21 記録
パルス発生部、23 スピンドルサーボ回路、24 ランドプリピット抽出部、
25 ウォブルPLL、26 アドレスデコーダ、27 エンコードクロック発
生部、30 ディスクドライブ装置、41 コンパレータ、42 加算器、43
D/A変換器、44 基本振幅変動生成部

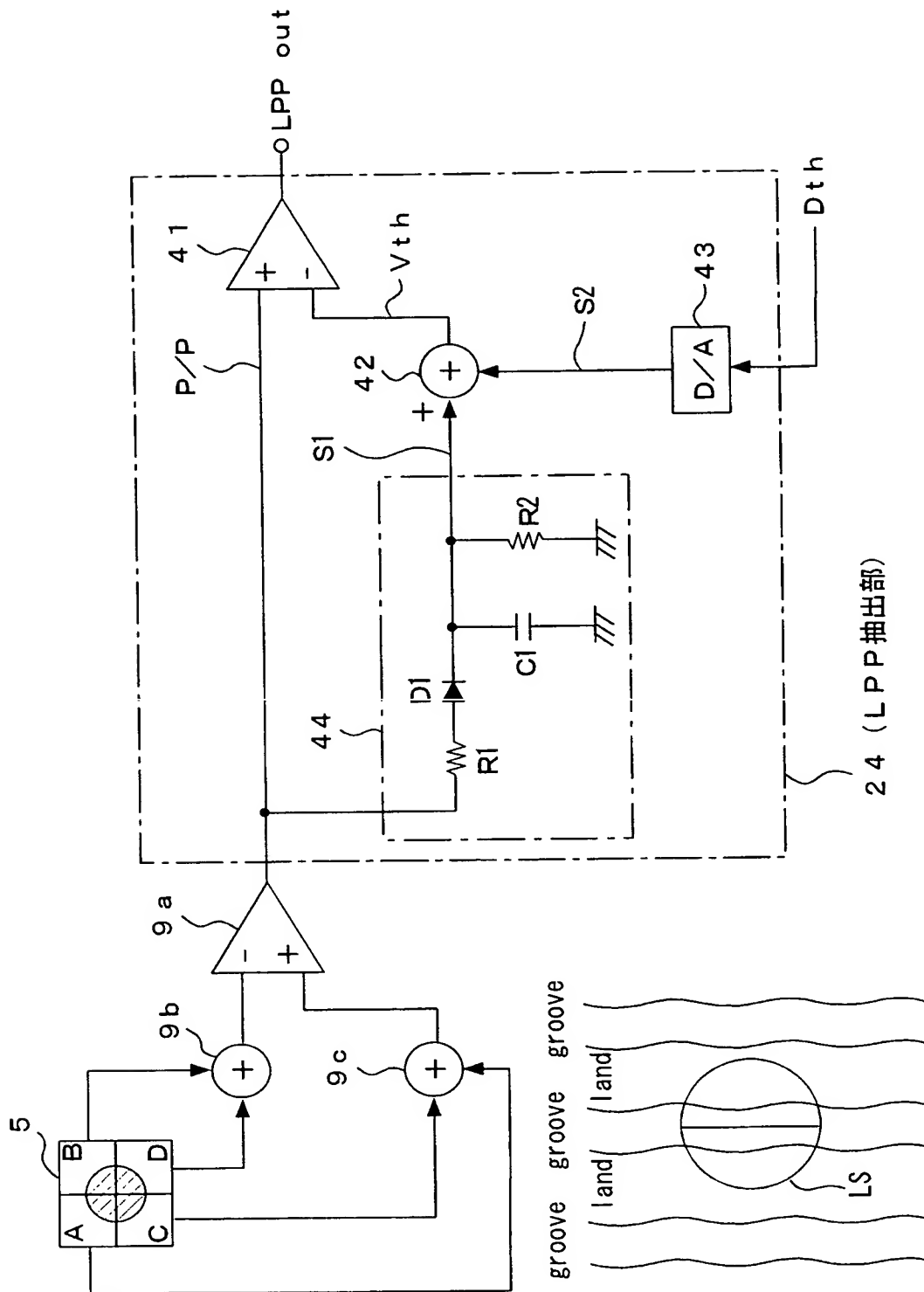
【書類名】 図面

【図1】

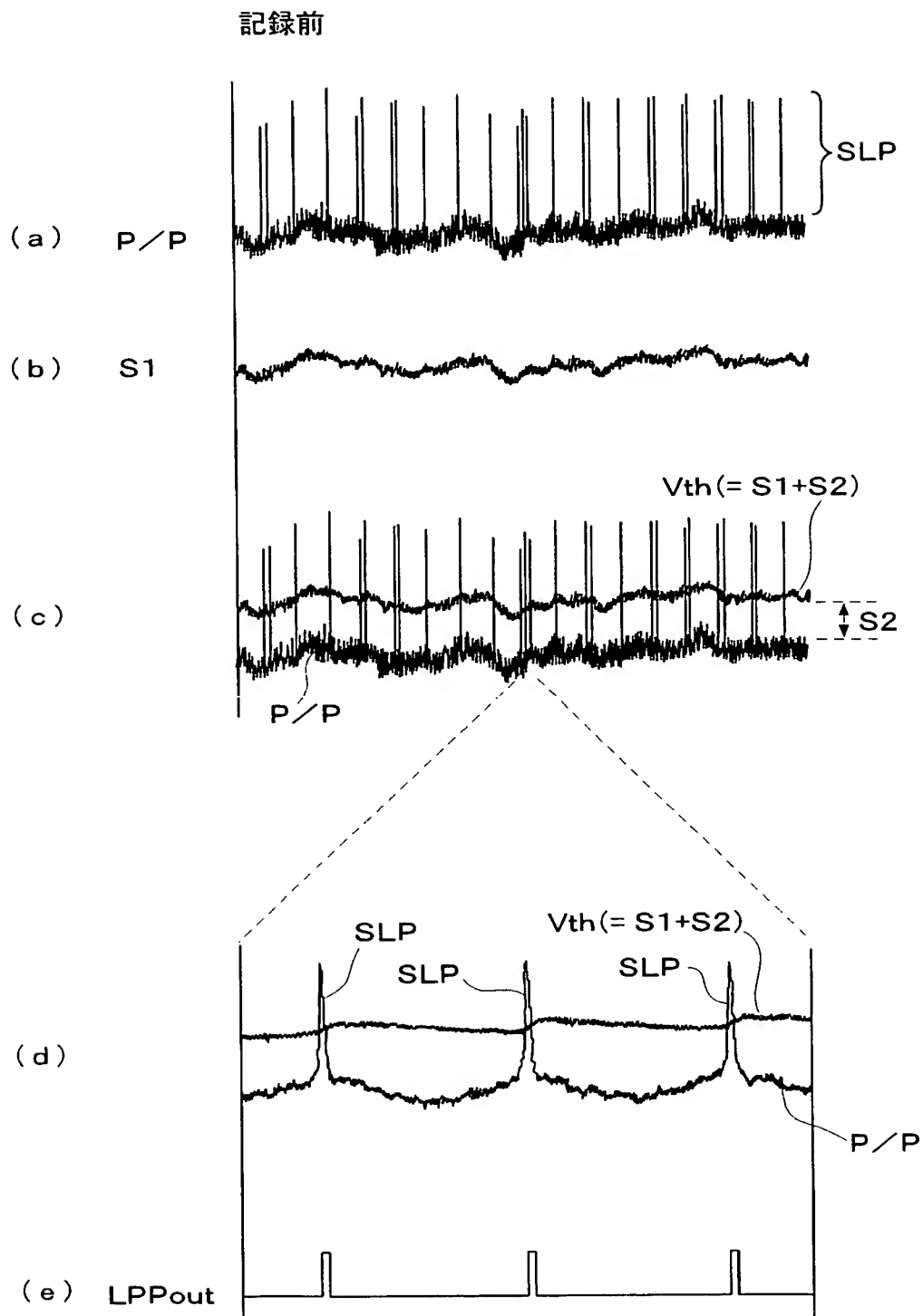


30 (ディスクドライブ装置)

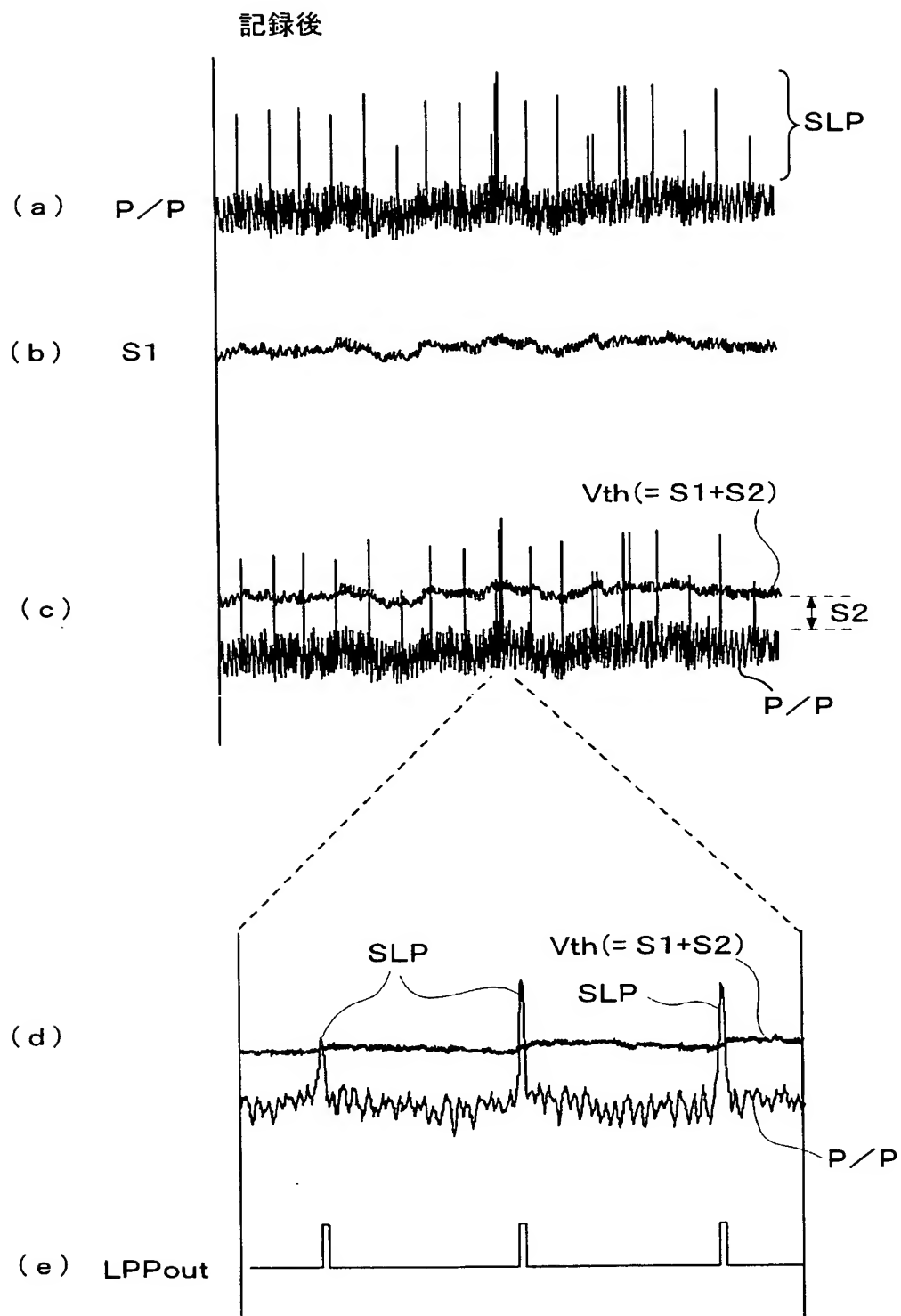
【図 2】



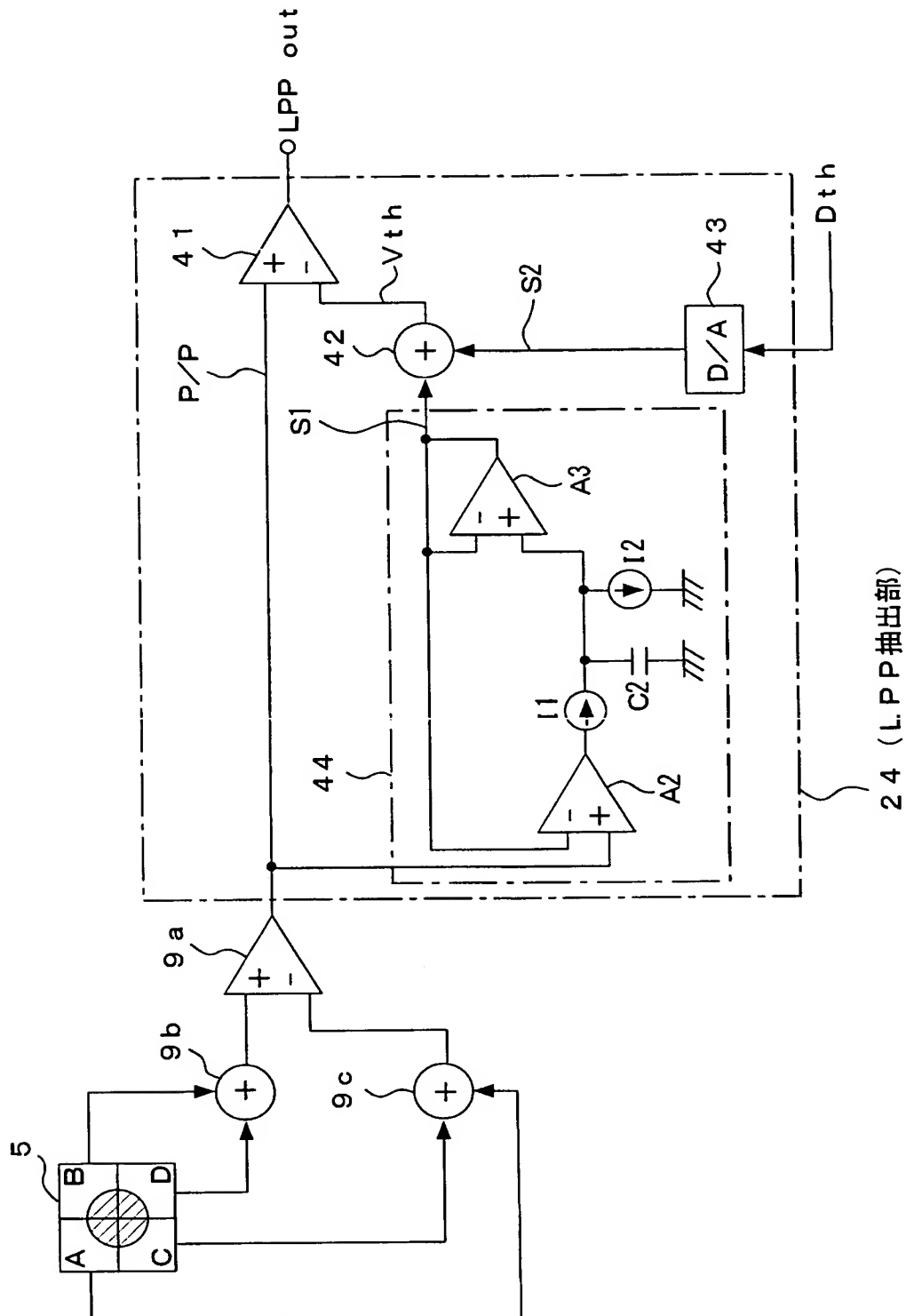
【図 3】



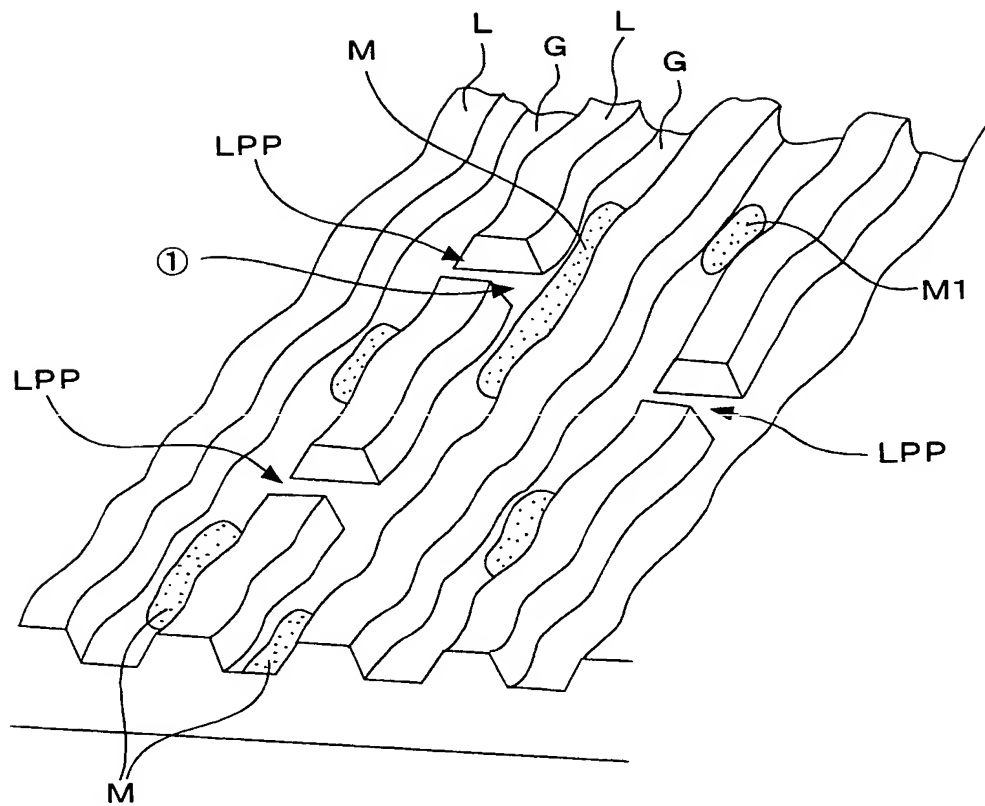
【図 4】



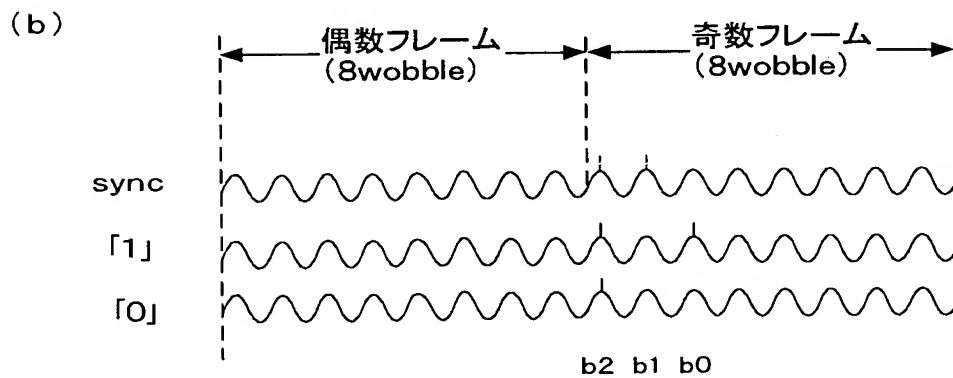
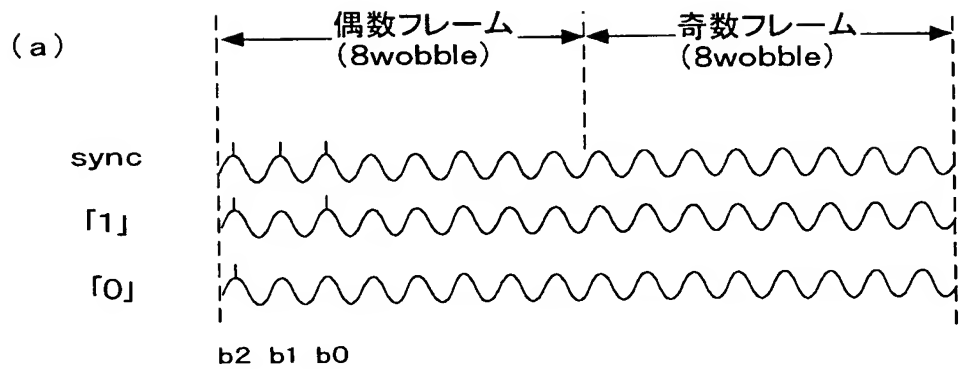
【図 5】



【図 6】



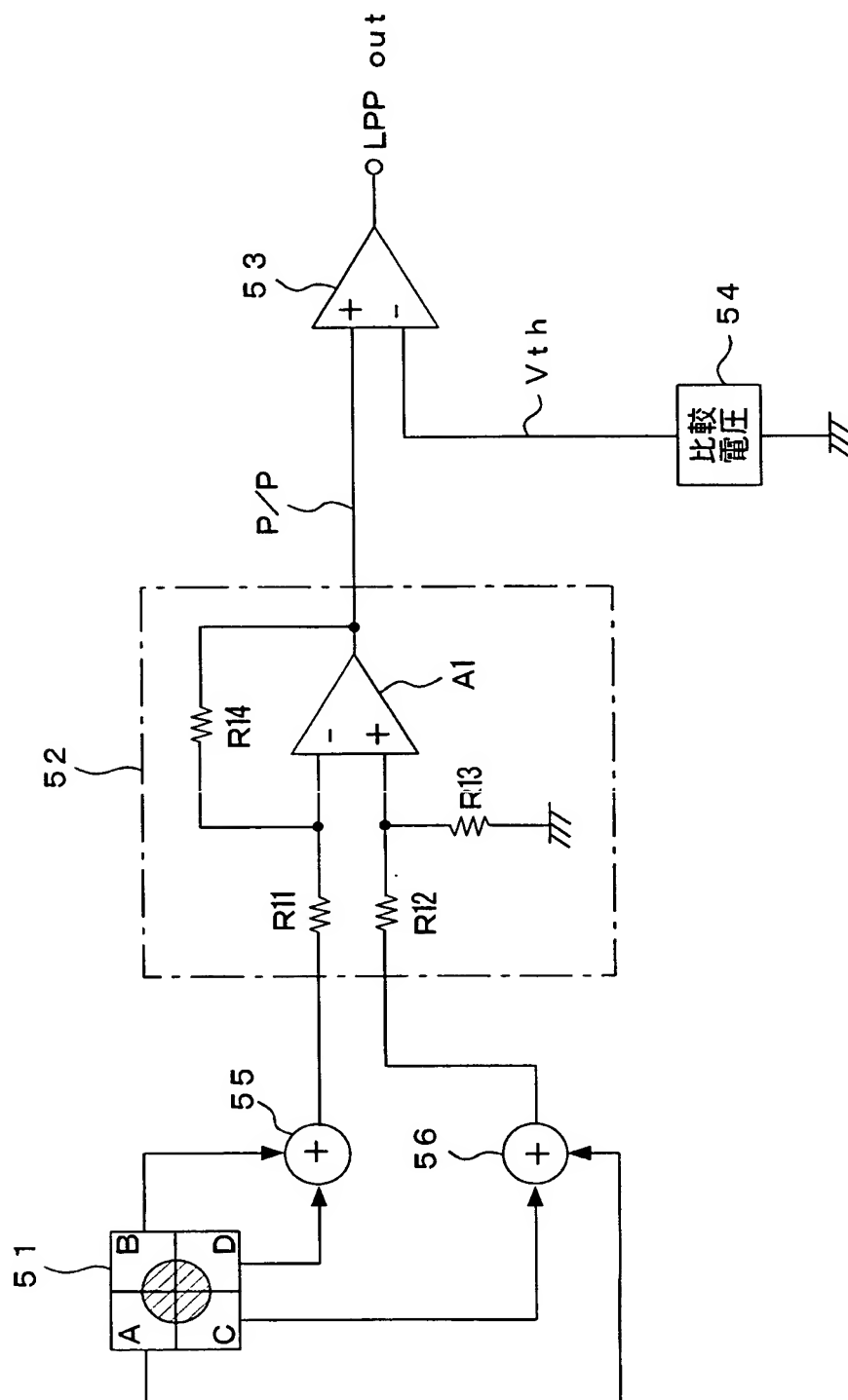
【図 7】



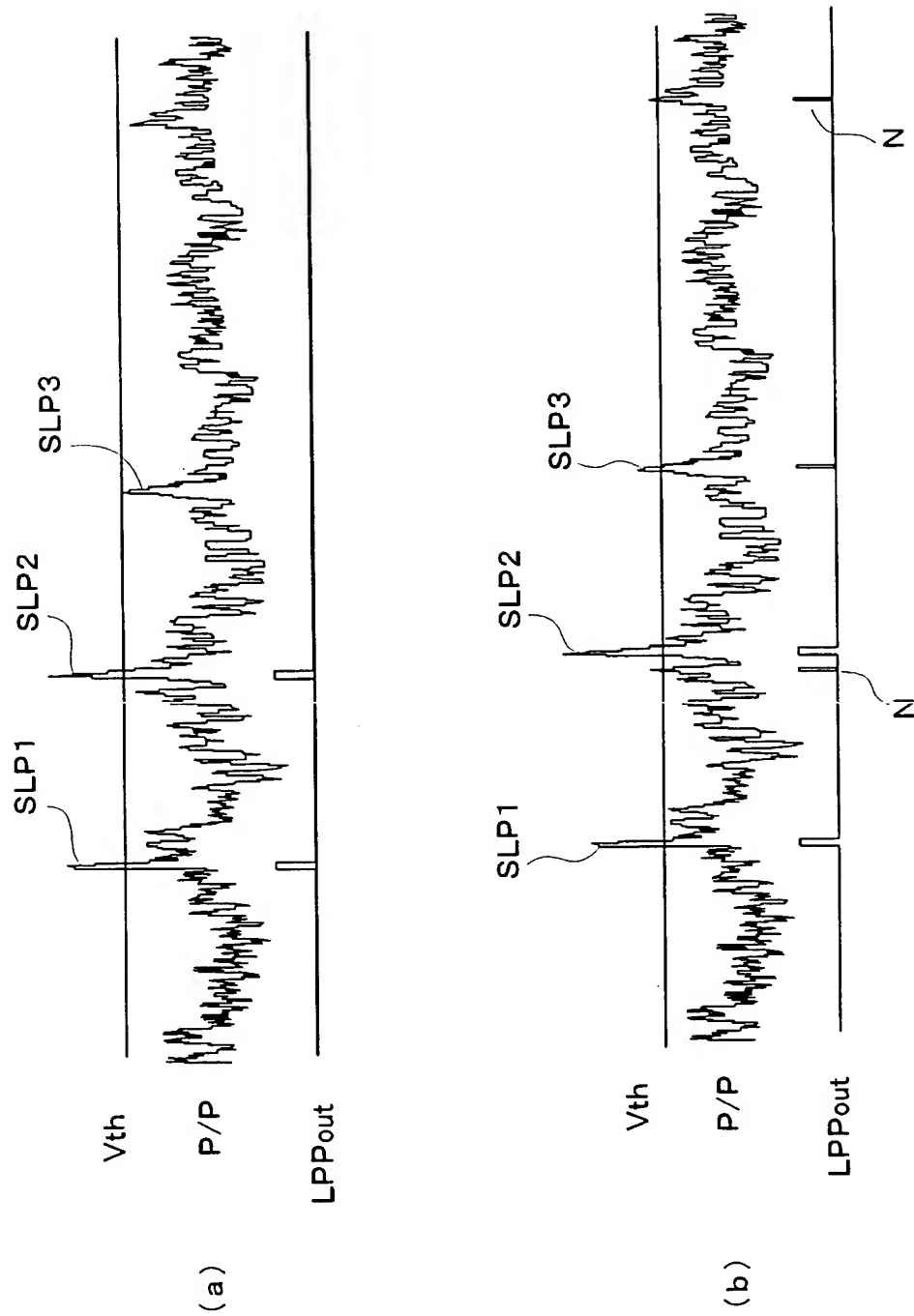
(c)

	b2	b1	b0
sync(even)	1	1	1
sync(odd)	1	1	0
data[1]	1	0	1
data[0]	1	0	0

【図 8】



【図 9】



【書類名】 要約書

【要約】

【課題】 プッシュプル信号の変動に関わらずに適正なランドプリピット信号の抽出を行う。

【解決手段】 プッシュプル信号の基本振幅変動をあらわす基本振幅変動信号 S_1 を得、これにオフセット S_2 を付加して比較基準電圧 V_{th} を生成する。そしてプッシュプル信号 P/P を比較基準電圧 V_{th} と比較してプリピット検出を行う。比較基準電圧 V_{th} をつくるための基本振幅変動信号 S_1 は、グループの蛇行及びノイズの影響によるプッシュプル信号の振幅変動成分であり、またプリピットに応じたプッシュプル信号の振幅レベルの変動については制限的に反映した信号とする。

【選択図】 図 2

認定・付加情報

特許出願の番号	特願 2 0 0 2 - 2 9 7 1 0 2
受付番号	5 0 2 0 1 5 2 7 0 5 9
書類名	特許願
担当官	第八担当上席 0 0 9 7
作成日	平成 1 4 年 1 0 月 1 7 日

< 認定情報・付加情報 >

【特許出願人】

【識別番号】	000002185
【住所又は居所】	東京都品川区北品川 6 丁目 7 番 3 5 号
【氏名又は名称】	ソニー株式会社

【代理人】

申請人	
【識別番号】	100086841
【住所又は居所】	東京都中央区新川 1 丁目 2 7 番 8 号 新川大原ビル 6 階
【氏名又は名称】	脇 篤夫

【代理人】

【識別番号】	100114122
【住所又は居所】	東京都中央区新川 1 丁目 2 7 番 8 号 新川大原ビル 6 階 脇特許事務所
【氏名又は名称】	鈴木 伸夫

次頁無

特願 2 0 0 2 - 2 9 7 1 0 2

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 2 1 8 5]

1 . 変更年月日

1 9 9 0 年 8 月 3 0 日

[変更理由]

新規登録

住 所

東京都品川区北品川 6 丁目 7 番 3 5 号

氏 名

ソニー株式会社